

### Література

1. Avizenis A. Binary-compatible signet-digit arithmetic. IN: AFIPS Conf Proc. - Vol. 26 - Pt. -1964-P.663.

Ch. Frougny, On-line finite automata for addition in some numeration systems. Theoretical Informatics and Applications 33 (1999), 79-101.

2. Самофалов К.Г., Луцкий Г.М. Основы построения конвейерных ЭВМ.- Киев: Вища школа, 1981.-234 с.
3. Каляев А.В. Многопроцессорные системы с программируемой архитектурой. М.: Радио и связь, 1984. - 240 с.
4. Методи конвейерної порозрядної обробки послідовних кодів золотої пропорції / О.І. Черняк, О.Д. Азаров // Вісник ВПІ. - 1996. - №1. - С. 14-17.

Системи числення з адитивними та мультиплікативними співвідношеннями між вагами розрядів / О.Д.Азаров, О.І.Черняк, П.О.Черняк // Вісник ВПІ. - 2001. - №1. - С 58-64.